檔　　號:
保存年限:

國立陽明交通大學 函

地址：300093 新竹市大學路1001號
聯絡人：方力緯
聯絡電話：03-5731969
電子郵件：hero_center@nycu.edu.tw

受文者：彰化縣立田中高級中學

發文日期：中華民國115年11月19日
發文字號：陽明交大高教字第1150049687號
速別：普通件
密等及解密條件或保密期限：
附件：

裝

主旨：本校於國立臺南家齊高級中等學校辦理之免費「IC Design FPGA電機一日營」活動資訊，敬請貴校惠予公告周知，並鼓勵學生踴躍報名參加，請查照。

說明：

訂

一、為培育高中學生對半導體及電機領域之基礎認識與實作能力，本校科技教育研討社與知書有限公司（NATCP）及國立臺南家齊高級中等學校共同辦理旨揭營隊，透過積體電路設計（IC Design）與現場可程式邏輯閘陣列（FPGA）之概念講解、講師示範及實作課程，引導無數位電路及Verilog基礎之學生入門，並藉由小組專題實作與成果發表，提升學生學習興趣及實務應用能力。

線

二、該活動由神基科技社會慈善基金、豐達科技社會慈善基金及華孚科技社會慈善基金贊助，課程全程免費。活動所需FPGA開發板（Gowin FPGA、Sipeed Tang Nano 9K）由主辦單位於現場提供借用，並採每人一片開發板、每人一機之方式進行教學，學生無須自備設備。

三、活動資訊如下：

電子文交騎縫

5

輔導處　　收文:115/11/19
1150008051　無附件

(一)活動對象：高中學生，無須具備數位電路與Verilog相關基礎。

(二)活動日期：115年12月5日（星期六）上午9時至16時。

(三)活動地點：國立臺南家齊高級中等學校（700臺南市中西區健康路一段342號）。

(四)課程內容：數位邏輯與FPGA、Verilog入門、開發工具與專案操作、程式燒錄與按鈕控制以及小組專題實作（如紅綠燈、反應力遊戲、密碼鎖等）與成果發表。活動現場另配置助教，以1：10比例巡迴協助。

(五)活動費用：全程免費。

四、報名方式：即日起至115年11月30日止，活動報名網站：https://know.tw/ic。

五、該活動報名及課程相關事宜，請逕洽國立臺南家齊高級中等學校承辦教師，或透過電子郵件（business@know.tw）及活動LINE官方帳號（https://lin.ee/2irdOI1）洽詢。

正本：全國高級中等學校
副本：高等教育開放資源研究中心 電子公文交換章 2026/11/19 12:01:30